**GCC MAKE**

|  |  |
| --- | --- |
| **DESC** | |
|  | |
| **FILES** | |
|  |  |
| **QUICK START** | |
|  | |

**Généralités :**

**Syntaxe fichier makefile :**

CFLAGS= -Wall -ansi //utilisation avec $(CFLAGS)

cible : dépendances //sert pour la MAJ : fichiers, headers, fichiers c...

commandes //1 tabulation obligatoire

all : dependances //make all = make

commandes

clean : //make clean

rm -rf \*.o //detruit les fichiers temporaires

mrproper : clean //make mrproper : restructuration complete

rm -rf programme

//macros :

//$@ : target name

$^ : liste des dependances

$< : nom de la premiere dependance